

超高密度量子ドットの結晶成長技術と その光電子デバイスへの応用

電気通信大学 大学院情報理工学研究科 基盤理工学専攻 教授 山口 浩一

2024年5月14日

EC The University of Electro-Communications





エピタキシャル量子ドット

半導体結晶成長技術による基板結晶上に高品質の量子ドットの作製



UEC The University of Electro-Communications Yamaguchi Lab.





人類社会の持続的発展に向けた「量子ドットデバイスの開発」



大学の基礎研究によって構築された量子技術を社会実装に繋げる <u>量子未来創生デバイス開発センター</u>の設立(2024年5月予定) 企業等との共同研究を積極的に展開

新技術説明会			
New Technology Presentation Mee	【概念・理論】		量子ドット研究開発の経緯
1980年	量子ドットレーザ(理論)	【作製技術】	
	(各種量子ドットデバイス提案)		
1990年	(量子ドット物性研究)	化学合成法 エピタキシャル成	【デバイス応用】 長法
	(ス)	トランスキ・クラスタ	レス ノフ成長法) 量子ドットレーザーの試作
	量子情報デバイス(理論)	結晶品質	量子情報デバイスの試作
2000年	エネルギー変換デバイス(理論)	積層化	量子ドット太陽電池の試作
		高均一化	量子ドットレーザの実用化
2010年		高密度化	
2020年		配列・位置制御	ゆ 量子ドットディスプレイの実用化
-			ン Si フォトニクスへの展開









分子線エピタキシー(MBE)

III-V族半導体のエピタキシャル成長技術

超高真空(×10⁻¹⁰ Torr)下で、高純度原料を 分子線にして基板表面に照射し、単結晶薄膜 を成長する。反射型高速電子線回折(RHEED) により、成長表面構造をリアルタイム観察する。





The University of Electro-Communications

Yamaguchi Lab.



<u>①エピタキシャル量子ドットのデバイス応用</u>

<u>|.| 高性能の量子ドットレーザへの応用</u>

従来技術とその問題点

高均一・高密度の量子ドットの作製技術により、 量子ドットレーザは実用化されたが、さらなる特性の向上 には、量子ドットのさらなる高均一化、さらなる高密度化 が重要である。高密度化には量子ドット層の積層化技術が あるが、1層の面内密度が不充分(5×10¹⁰cm⁻²程度)で あるため、多くの積層数(10層程度)が必要となり、活性 層の膜厚が増大し、特性の低下やコストの増大の問題が発 生する。よって、量子ドットの面内密度をさらに高密度化 (10倍以上)する技術の開発が重要である。



面内超高密度量子ドットレーザの作製

<u>①エピタキシャル量子ドットのデバイス応用</u>

<u>1.2 高効率の量子ドット太陽電池への応用</u>

従来技術とその問題点

量子ドット太陽電池の実用化においても量子ドットの高均一 化・高密度化の作製技術の開発は重要である。特に、従来の 量子ドットの面内密度(5×10¹⁰cm⁻²程度)では、理論計算 によると、量子ドットの積層数は600層も必要になり、実用 化は困難である。そこで、量子ドットの面内密度を増加させ る作製技術が必須であり、当研究室では、**世界最高密度**の **1×10¹²cm⁻²を実現し、実用化に近づいた**と言える。さらに、 面内超高密度化により、量子ドット層内でのキャリア伝導効 果が確認され、量子ドット内でのキャリアの再結合の抑制、 2段階光励起効果の促進を確認している。

(量子ドットのない)通常のGaAs太陽電池の集光特性

€

R. Suzuki, et al., Jpn. J. Appl. Phys. 58, (2019) 071004.

超高密度量子ドット太陽電池の集光特性

R. Suzuki, et al., Jpn. J. Appl. Phys. **58**, (2019) 071004.

①エピタキシャル量子ドットのデバイス応用

想定される用途

- 量子ドットレーザの特徴である低消費電力(低閾値化)、高温動作、 高温度環境下でのレーザ発振動作により、従来の半導体レーザでは 使用できない新たな用途の展開が期待される。
- 低倍集光型の量子ドット太陽電池により小型の高出力太陽電池として期待され、宇宙での太陽光発電、コンパクトでモバイル太陽電池としての利用が期待される。

実用化に向けた課題

- 開発した世界最高密度の量子ドットはオンリーワンの技術であるが、さらなる高密度化と高均一化により、デバイス性能は飛躍的に向上するため、実用化に大きく近づけることが可能。
- 量子ドットデバイスの作製プロセスにおける再現性、低コスト化 をさらに進める必要がある。

② 半導体量子ナノ構造の高度な作製技術

★高均一・高密度の量子ドット作製技術

★面内超高密度量子ドットの作製技術

さらに

★量子ドット埋め込み層への<u>ナノホール作製技術</u>

★シリコン基板上へのIII-V族半導体の 高密度・高均一<u>量子ナノワイヤー</u>の作製技術

新技術説明会 量子ドット埋め込み層へのナノホール形成技術を利用した 量子ドットへの単電子のトンネル注入

Si基板上へのInAsSb系量子ナノワイヤの作製

高密度InAsSb量子ナノワイヤの作製技術(従来の10~100倍)

<u>②半導体量子ナノ構造の高度な作製技術</u>

想定される用途

- 高均一・高密度の量子ドット,面内超高密度の量子ドット,高密度・
 高均一の量子ナノワイヤなどの材料の製造・供給により、半導体量子
 ナ構造の研究開発に興味関心のある企業、大学、研究機関等の研究開発に貢献できると共に共同研究の実施に繋げたい。
- 上記の半導体量子ナノ構造の作製技術、測定評価技術、デバイスプロ セス技術などのセミナーや実習体験等による技術講習、リスキリングの実施。

実用化に向けた課題

- 製造・供給体制の整備(マンパワー、設備など)の充実。
- 標準的な半導体量子ナノ構造の作製が基本となり、現状での オーダーメイドは困難。

<u>②半導体量子ナノ構造の高度な作製技術</u>

- ①のデバイス応用では、企業との共同研究の中で、社会実装に向けた課題とその解決の手法について企業サイドからのアドバイスを頂きたい。
- ①のデバイスの実用化では、大学の基礎技術を基に企業の装置等を 使用する形(技術の移植)を希望。
- ②の材料の製造・供給については、関連企業との共同事業として展開することを希望。

企業への貢献、PRポイント

- 大学の基礎研究の成果、技術を企業との共同研究を通して社会実装 に繋げることは大きな社会貢献である。
- 本学に設立予定の「量子未来創生デバイス開発センター」では、量子技術のシーズを社会のニーズとしての社会実装に向けた取り組みを進めて行きます。

本技術に関する知的財産権

- 発明の名称:量子ドットの形成方法および太陽電池
- •特許番号:2013-034949
- 出願人 : 電気通信大学
- 発明者 : 山口浩一
- 発明の名称:量子半導体装置およびその製造方法
- 特許番号: 2004-244210
- 出願人 : 電気通信大学
- 発明者 : 山口浩一

産学官連携の経歴

- 2005年-2008年: 情報通信メーカーとの共同研究実施
- 2011年-2012年: JST知財活用促進ハイウェイ(大学特許価値向上 支援)「高密度・高均一量子ドットレーザの試作開発」 採択
- 2008年-2014年: NEDO 革新的太陽光発電技術研究開発「ポストシリコン超高効率太陽電池の研究開発(自己組織化量子ドット)」
 採択
- 2015年-2019年: NEDO 革新的新構造太陽電池の研究開発 「超高 効率・低コストⅢ-V化合物太陽電池モジュールの研究開発 (高密 度量子ドット成長技術)」採択
- 2016年-2019年: ガスセンサーメーカーとの共同研究実施

お問い合わせ先

国立大学法人電気通信大学 産学官連携センター 産学官連携ワンストップサービス

- TEL 042-443-5871
- FAX 042-443-5725
- E-mail onestop@sangaku.uec.ac.jp